

DIALOG(R) File 345: Inpadoc/Fam. & Legal Stat
(c) 2001 EPO. All rts. reserv.

3201654

Basic Patent (No,Kind,Date): JP 55124879 A2 800926 <No. of Patents: 002>

Patent Family:

Patent No	Kind	Date	Applic No	Kind	Date	
JP 55124879	A2	800926	JP 7933058	A	790319	(BASIC)
JP 85000712	B4	850109	JP 7933058	A	790319	

Priority Data (No,Kind,Date):

JP 7933058 A 790319

PATENT FAMILY:

JAPAN (JP)

Patent (No,Kind,Date): JP 55124879 A2 800926

PATTERN RECOGNITION UNIT (English)

Patent Assignee: JAPAN BROADCASTING CORP

Author (Inventor): FUKUSHIMA KUNIIHIKO

Priority (No,Kind,Date): JP 7933058 A 790319

Applic (No,Kind,Date): JP 7933058 A 790319

IPC: * G06K-009/62

JAPIO Reference No: * 040180P000156

Language of Document: Japanese

Patent (No,Kind,Date): JP 85000712 B4 850109

Priority (No,Kind,Date): JP 7933058 A 790319

Applic (No,Kind,Date): JP 7933058 A 790319

IPC: * G06K-009/66

Language of Document: Japanese

THIS PAGE BLANK (USP)

DIALOG(R) File 347:JAPIO
(c) 2001 JPO & JAPIO. All rts. reserv.

00637279 **Image available**
PATTERN RECOGNITION UNIT

PUB. NO.: 55 -124879 [JP 55124879 A]
PUBLISHED: September 26, 1980 (19800926)
INVENTOR(s): FUKUSHIMA KUNIHICO
APPLICANT(s): NIPPON HOSO KYOKAI <NHK> [000435] (A Japanese Company or
 Corporation), JP (Japan)
APPL. NO.: 54-033058 [JP 7933058]
FILED: March 19, 1979 (19790319)
INTL CLASS: [3] G06K-009/62
JAPIO CLASS: 45.3 (INFORMATION PROCESSING -- Input Output Units); 30.2
 (MISCELLANEOUS GOODS -- Sports & Recreation)
JAPIO KEYWORD: R107 (INFORMATION PROCESSING -- OCR & OMR Optical Readers)
JOURNAL: Section: P, Section No. 40, Vol. 04, No. 180, Pg. 156,
 December 12, 1980 (19801212)

ABSTRACT

PURPOSE: To set the discrimination function to the characteristic pick up plate, by detecting the element transmitting the maximum output of characteristic pick up plate of input information for pattern recognition.

CONSTITUTION: The photo electric conversion element on specific region of the input photo electric conversion layer UO in which photo electric conversion elements are arranged in two dimension checkerboard type, corresponds to one circuit element of the first order characteristic pick up plate US(sub 1), the region corresponded on the conversion layer UO is shifted by one element and overlapped each other sequentially. The photo electric conversion elements UCX(sub 1)-UCX(sub 9) of the specific region UOX of the conversion layer UO are added as positive input to the linear total sum element .sigma. via the gain adjustment elements RX(sub 1)-RX(sub 9). Simultaneously, the average value of the outputs from all the elements of the conversion layer UO is fed to negative input of the element .sigma. as the suppression input VS. Further, the gain of the adjustment elements RX(sub 4)-RX(sub 6) is taken large, then if lateral bar pattern is incoming, greater output is picked up from the total sum element .sigma. for pattern recognition.

THIS PAGE BLANK (USPTO)

⑨ 日本国特許庁 (JP)
⑫ 公開特許公報 (A)

⑪ 特許出願公開

昭55—124879

⑬ Int. Cl.³
G 06 K 9/62

識別記号

庁内整理番号
7622—5B

⑭ 公開 昭和55年(1980)9月26日

発明の数 1
審査請求 未請求

(全 17 頁)

⑮ パターン認識装置

号日本放送協会放送科学基礎研
究所内

⑯ 特 願 昭54—33058

⑰ 出 願 人 日本放送協会

⑱ 出 願 昭54(1979)3月19日

東京都渋谷区神南2丁目2番1
号

⑲ 発 明 者 福島邦彦

東京都世田谷区砧一丁目10番11

⑳ 代 理 人 弁理士 杉村暁秀 外1名

明 細 書

1. 発明の名称 パターン認識装置

2. 特許請求の範囲

1. 入力情報を複数個の特徴抽出板に並列に供給して前記入力情報に含まれるパターンの形状の種類および位置を判別するにあたり、前記複数個の特徴抽出板のそれぞれの出力からそれぞれの前記特徴抽出板における最大出力を送出する素子をそれぞれ検出し、それらの素子がそれぞれ送出する前記最大出力が異なるパターンに於いてそれらの素子がそれぞれ検する前記特徴抽出板の判別機能をそれぞれ設定するように構成したことを特徴とするパターン認識装置。

3. 発明の詳細な説明

本発明は、入力情報が異なるパターンを認識するパターン認識装置、特に、形状の違いや位置のずれに影響されずに正しくパターンを認識し得るパターン認識装置に関するものである。

従来、この種パターン認識装置を製作する場合

には、個々の回路素子を組合する回路装置内の組合係数の値はすべて設計段階においてあらかじめ設定しておくのを通例としていた。認識すべき入力パターンの集合が固定している場合にはかかる設定の態様で満足しないが、パターン認識の目的によつては、組合係数の値を製作の段階では固定せずに可変にしておき、認識すべき入力パターンの集合の性質に順応して自動的に変化していく能力をもたせることが必要になる。すなわち、回路装置内の組合係数を「自己組織化」させることが必要になる。

しかし、パターン認識装置を自己組織的に構成するようにする提案は従来から多く試みられているが、従来提案された認識装置はいずれもその自己組織化の能力が低く、パターン認識装置として実用し得るものはほとんど得られなかつた。

また、回路装置を自己組織化させる場合に、従来の認識装置においては、「教師あり学習」の方式を適用していた。しかし、教師あり学習とは、あらかじめ回路装置の設定段階すなわち学習段階

において、基準となるパターンが回路装置に提示される毎に、そのパターンが何であるかという答をパターンの提示と同時に「教師」すなわち基準信号から教えて貰いながら回路装置が自己組織化を進めていく設定方式をいう。

本発明の目的は、従来の教師あり学習の設定方式を併して、いわば「教師なし学習」による設定方式により自己組織化を進め、学習段階すなわち設定段階において、学習すべきすなわち基準とすべきパターンの提示を単に繰返すだけで回路装置の自己組織化が進行していくようにしたパターン認識装置を提供することにある。

すなわち、本発明パターン認識装置は、提示されたパターン相互間の類似性、非類似性に基づいてパターン分類の基準を回路装置自体の内部に設定していくようにしたものであり、入力情報を複数個の特徴抽出板に並列に供給して前記入力情報に含まれるパターンの類形の種類および位置を判別するにあたり、前記複数個の特徴抽出板のそれぞれの出力からそれぞれの前記特徴抽出板にかけ

る最大出力を送出する素子をそれぞれ検出し、それらの素子がそれぞれ送出する前記最大出力が異なるパターンに応じてそれらの素子がそれぞれ異なる前記特徴抽出板の判別機能をそれぞれ設定するように構成したことを特徴とするものである。

以下に図面を参照して実施例につき本発明を詳細に説明するが、まず、パターン認識の方式について略述する。

本発明が構成とする方式のパターン認識を行う回路装置の全体構成の概要を模式的に第1図に示す。第1図のパターン認識装置は、入力光電変換層 U_0 とそれに結合した特徴抽出板 $U_{01}(1 \sim n)$ および特徴系列板 $U_{01}(1 \sim n)$ の組合わせからなっている。ここで、入力光電変換層 U_0 は、2次元の基盤目状に光電変換素子を配列して構成したものであり、第1次特徴抽出板 U_{01} 、すなわち、 U_{01} 板は、入力光電変換層 U_0 と同一面数の回路素子からなっており、その個々の回路素子としては、例えば本発明者により特開昭51-33233号

公報に開示したシャント型抑制入力をもつ回路素子を用いる。この第1次特徴抽出板 U_{01} における1個の回路素子は、光電変換層 U_0 の特定の領域における複数個の光電変換素子に結合しており、それぞれの回路素子が結合する光電変換層 U_0 上の対応する領域は、光電変換素子が1素子ずつずれながら、順次に互いに重畳しており、しかも光電変換素子の組合わせがすべての領域に異なるようになっている。かかる結合の態様を第2図に模式的に示す。

第2図に示す結合の態様において、例えば U_0 層の領域 U_{01} に含まれた光電変換素子の出力は、 U_{01} 板の回路素子 U_{011} に入来し、 U_{02} 領域からの出力は回路素子 U_{012} に入来し、以下同様に入来するようになっている。かかる態様で U_{01} 板上のすべての回路素子は U_0 層上で互いに重畳しながらそれぞれ異なるすべての領域にそれぞれ対応して結合されている。

本発明が構成とする方式のパターン認識装置は、上述の第1次特徴抽出板 U_{01} が n 枚設けあ

り、それらの特徴抽出板 U_{01} はすべて上述した態様で光電変換層 U_0 の個々の光電変換素子に並列に接続されている。それら n 枚の特徴抽出板にはそれぞれ $k1(1 \sim n)$ なる記号を付して説明する。しかして、それら $U_{01.k1} \sim U_{01.kn}$ 板はそれぞれ互いに異なるパターンの類形を判別する。すなわち、例えば文字を構成するいくつかのパターンを類形的に分類し、それらの類形をそれぞれ $U_{01.k1} \sim U_{01.kn}$ 層にそれぞれ対応させて割当て、 $U_{01.k1} \sim U_{01.kn}$ 層にはそれぞれ割当てられた類形であるか否かを判別し得る能力をもたせておく。

例えば、第3図に示すように、 $U_{01.k1}$ 層では横一文字を判別し、 $U_{01.k2}$ 層はT型を判別し、また、 $U_{01.k3}$ 層は縦一文字を判別する。というように、 $U_{01.kn}$ 層までに、多様な図形に対応し得るようにそれぞれ特定のパターンに対応した図形を判別し得る能力をもたせておく。なお、第3図には簡単のために特徴抽出板の枚数を減らしてあるが、実際には、その枚数を増加させるほど、種々異なる位置における種々異なるパターンに対応し得

るよう構成することができる。

上述したパターン判別機能は、つぎのような構成によつて付与する。すなわち、前述したように、 U_{01} 板上の個々の回路素子は、特開昭 51-33333 号公報記載のように構成するが、上述したパターンに応じた各種形状の設定を如何にして行なうかを説明するために、その構成を簡略化して第 4 図に示す。

第 4 図に示した構成において、いま、 U_0 層の特定の領域 X からの情報を取り出す U_{01} 層の回路素子を U_{01x} とすると、 U_0 層の領域 X 中の光電変換素子 $U_{0x1} \sim U_{0x9}$ の出力は線形増和素子 E に正の入力として加えられる。それと同時に、 U_0 層全体の素子からの出力の平均値からなる抑制入力 V_0 が負の入力として加えられる。

いま、 U_{01} 板上の上述した回路素子 U_{01x} が n 個ある U_{01} 板のうち、例えば横線を判別する機能を有する $U_{01.k1}$ に属するものとすれば、光電変換素子 U_{0x4} 、 U_{0x5} 、 U_{0x6} の出力を取り出す回路にそれぞれ設けた利得調整素子 R_{x4} 、 R_{x5} 、 R_{x6} の利

7

目録

ついで、各 $U_{01.k1}$ に対応して設けた第 1 次特徴判別板 U_{01} 、すなわち、 U_{01} 板に供給する。この U_{01} 板は U_{01} 板より回路素子の個数が少なく、しかも、 U_{01} 板上の特定の領域毎に U_{01} 板の特定の回路素子が対応するようになつてゐる。したがつて、第 5 図に示したように、 U_{01} 板上では、 U_{01} 板上で出力を取り出した回路素子が存在する領域に対応する回路素子から出力が取出されるようになつてゐる。すなわち、その場合に、 U_0 層に入射した光線が分割されて、 U_{01} 板においてその光線に含まれる形状パターンがそれぞれ判別され、しかも、その形状パターンがそれぞれ存在する位置が判別され、 U_{01} 板においてその位置が正規化されることになる。

第 5 図に示した構成例においては、第 1 次特徴抽出板 U_{01} と第 1 次特徴判別板 U_{01} とにより「T」なる文字が認識されているが、実際には、多数の回路素子を用いて多様なパターンを認識しなければならぬのであるから、第 5 図に示したように、特徴抽出板と特徴判別板との上述した組合わせを、

9

目録

特開昭 55-124879(3)

得を大にしておき、横線のパターンが入射して来たときには、線形増和素子 E から大出力が取出されるようにしておく。

上述したような形状パターンの設定は、 U_{00} 層の各素子にそれぞれ接続してある U_{01} 層の各回路素子、すなわち、 $U_{01.k1}$ 板から $U_{01.kn}$ 板まで、それぞれ並列に接続してある各回路素子のすべてに対して行なわれており、しかも、それぞれに設定した形状パターンは $U_{01.k1}$ 板 \sim $U_{01.kn}$ 板のそれぞれで異なつてゐる。さらに、同じ U_{01} 板、すなわち、特定の $U_{01.k1}$ 板の回路素子は、すべて、同じ形状パターンを判別し得るようになつてゐる。例えば、 $U_{01.k1}$ 板上のすべての回路素子は、 U_0 層上のどの位置に横線のパターンがあつても判別することができ、 U_0 層上のその横線パターンのあつた領域に対応した回路素子から出力を取り出す。

上述のようにして U_0 層上のパターンの形状とその形状パターンが存在する位置とが、どの $U_{01.k1}$ 板のどの回路素子から出力が取出されたかによつて判別する。かかる $U_{01.k1}$ 層の出力は、

8

目録

第 2 次、第 3 次、第 4 次までの複数を段にわたつて逐次に配置し、 n 段にわたつて n 回の特徴抽出および特徴判別を行なう必要がある。

例えば、 U_{01} 板から第 2 次特徴抽出板 U_{02} への情報の移行は、例えば第 6 図に示すように行なう。第 6 図に示す情報移行の例においては、 U_{02} 板上の回路素子の個数は U_{01} 板上の回路素子の個数に等しく、それら U_{01} 板と U_{02} 板との相互間の結合関係は、光電変換層 U_0 と U_{01} 板との相互間の結合関係と同様にする。ただし、 U_0 層は単に 1 枚であつたのに対し、 U_{01} 板は $U_{01.k1} \sim U_{01.kn}$ の n' 枚からなつてゐるので、かかる複数を同様の $U_{01.k1}$ と $U_{02.k1}$ との相互結合関係は互に交叉しながら、相手方のすべてに並列に接続されることになる。

しかし、 n' 枚の第 2 次特徴抽出板 $U_{02.k1} \sim U_{02.kn}$ は、 $U_{01.k1}$ 板におけると同様に、それぞれ異なるパターンの形状をそれぞれ分担して判別するよう構成するが、その場合にそれぞれ分担する形状パターンは、 $U_{01.k1}$ 板におけるとは異

10

目録

なり、 $U_{01,k1}$ 段に設定した各段の矩形パターンの組み合わせからなっている。例えば、 $U_{02,k1}$ 段においては、図示のとおり、左側の印口と右側の T 字との組み合わせを弁別し、 $U_{02,k2}$ 段においては左側の T 字と右側の印口との組み合わせを弁別するものとする。図 5 図に示すように、各 U_{02} 段上には、かかる組み合わせ矩形パターンの存在の有無と、その存在位置とが指示される。 U_{02} 段と U_{02} 段との相互関係は、 U_{01} 段と U_{01} 段との相互関係と同様に形成しており、さらに、位置の正規化と矩形パターンの判別とが一層簡便に行なわれる。

上述のようにして例えば文字「A」のパターンを認識するにあつては各段印口抽出および符号列段における認識動作を図 6 図に模式的に示して説明する。

図 6 図には、第 2 段符号列段 U_{03} の出力によつて最終的に文字「A」のパターンが認識される場合の認識過程の例を示してある。

一般には、前述したような手順の認識動作を行

図 6 図を通してその結果を積み上げていくことにより、符号抽出 U_0 および符号列段 U_0 上の回路素子の個数は段次の各段毎に急激に減少していき、最終的な段目の符号列段 U_{0n} においては、その段上の回路素子は 1 個となり、その符号列 $1 \sim n$ 段目の各矩形パターンの弁別をそれぞれ分組する符号列段の枚数は、パターン印口の対応とする文字の個数と同様に増大し、各符号列段 $U_{0n,k1}$ のそれぞれが対応とするすべての文字にそれぞれ対応することになる。すなわち、その場合には、各符号列段 $U_{0n,k1} \sim U_{0n,kn}(n)$ がそれぞれ分組する矩形パターンは、文字のパターンそのものとなるわけである。

かかる形成のパターン印口印口の動作を一般的に説明すると、つぎのとおりである。

入力元信号 U_0 において先受器回路に相当する元信号抽出素子は、2 次元の符号目録に行列配置してあるので、 n_y 行の n_x 段目の先受器回路の出力を $U_0(n)$ として扱うことにする。なお、符号 n は、その回路の位置を表す 2 次元座標

であり、 $n = (n_x, n_y)$ である。

第 l 段目の符号回路に含まれる U_{0l} 段の出力を $u_{0l}(k_l, n)$ とし、 U_{0l} 段の出力を $u_{0l}(k_l, n)$ とするが、ここに、 n は、上述したように、 U_0 段上におけるそれらの回路の受容部の中心の位置を表す 2 次元座標である。しかし、前述したように、入力元信号 U_0 においては、 n_x, n_y の座標に対応する位置のすべてに回路が存在するが、段数 l が増すにつれて回路の個数が減り、必ずしもすべての段毎回路の位置に回路が存在するわけではない。また、係数 k_l はその回路の受容部に対する最近回路の座標、すなわち、その回路が抽出する符号の相対座標を指定するパラメータであり、0 座標をとる。前述した U_0 段あるいは U_0 段は、それぞれ同一係数 k_l の S 回路すなわち S 回路素子、あるいは、C 回路すなわち C 回路素子の集合からなっている。しかし、S 回路および C 回路は、印口性回路、すなわち、印口入力があつたと自ら相手の回路に信号を送出する回路であるが、 U_0 段および U_0 段は、それぞれ、C

の印口性回路 $v_{0l}(n)$ および $v_{0l}(n)$ が存在している。

さて、上述のような記号を用いて各回路すなわち各回路素子の出力を式で表わすとつぎのようになる。

S 回路はシヤント型印口入力を有する特異回路 $J_1 - J_2 J_3 J_4$ 公認印口の回路素子であり、その出力は次式で与えられる。

$$u_{0l}(k_l, n) = -r_l \cdot p \left\{ \frac{1 + \sum_{k=1}^{k_l-1} \sum_{n'} a_l(k_{l-1}, n', k_l) \cdot u_{0l-1}(k_{l-1}, n')}{1 + \frac{2r_l}{r_{l+1}} b_l(k_l) \cdot v_{0l-1}(n)} - 1 \right\} \quad (1)$$

ここで

$$p(x) = \begin{cases} 1 & x \geq 0 \\ 0 & x < 0 \end{cases} \quad (2)$$

なお、 $a_l(k_{l-1}, n', k_l)$ は印口性結合の強度、 $b_l(n)$ は印口性結合の強度をそれぞれ表わす。

また r は抑制性結合の強度を制御する正のパラメータであり、 r_E の値が大きいほど細胞の反応の選択性は向上する。しかし、実験に用いる r_E の値は、類似パターンを区別する能力と形の歪みを許容する能力との兼ね合いによつて適切な値に設定する。なお、(1)式において $l=1$ の場合には、 $u_{cl-1}(k_{l-1}, n)$ は $u_0(n)$ を表わすものと解釈し、因みに、 $l=0$ の場合の k_l の総数 K_l は1である。

つぎに、抑制性の v_0 細胞は自乗平均 (r.m.s.) 型入出力特性を有しており、次式のような出力を形成する。

$$v_{cl-1}(n) = \sqrt{\sum_{k_{l-1}=1}^{K_{l-1}} \sum_{\nu} d_{cl-1}(\nu) \cdot u_{cl-1}(k_{l-1}, n + \nu)} \quad (3)$$

ここに、 $d_{cl-1}(\nu)$ は興奮性固定シナプス結合の強度を表わす。

なお、(1)式および(3)式において ν の総和範囲、すなわち、1個の細胞が入力を受け取る範囲を指定する S_l は、初段 $l=1$ では小さく、後段になるほど、すなわち、 l が大きくなるほど大きくなり、

最終段では入力光電変換層 u_0 の全面を覆う大きさにする。

つぎに、C細胞もS細胞と同様にシャント型入出力特性を有する回路素子であるが、その出力は、飽和特性を示す。かかるC細胞の出力を数式で表わすと次式のようになる。

$$v_{cl}(k_l) = \phi \left\{ \frac{1 + \sum_{D_l} d_l(\nu) \cdot u_{cl}(k_l, n + \nu)}{1 + v_{cl}(n)} - 1 \right\} \quad (4)$$

ここに

$$\phi(x) = \phi \left(\frac{x}{1+x} \right) \quad (5)$$

また、抑制性細胞 v_0 は、単に入力の算術平均を出力として出す回路素子であり、その出力は次式で与えられる。

$$v_{cl}(n) = \frac{1}{K_l} \sum_{k_l=1}^{K_l} \sum_{D_l} d_l(\nu) \cdot u_{cl}(k_l, n + \nu) \quad (6)$$

(4)式および(6)式で ν の総和範囲、すなわち、1個の細胞が入力を受け取る範囲を指定する D_l は、

S_l と同様に、初段では狭く、後段になるほど広くなるように指定してある。

しかし、前述した(1)式から判るように、興奮性結合 $u_{cl}(k_{l-1}, \nu, k_l)$ の値は、その結合を介して入力を受け取っているS細胞 $u_{cl}(k_l, n)$ の受容野の位置 ν には依存しない。このことは、一枚のS面内にある多数のS細胞は、いずれも同一空間分布の入力結合を有していることを意味している。したがって、同一S面に含まれるS細胞相互間の相違は、各細胞への入力信号を送出している前段の細胞の位置が異なるという点のみである。

そこで、本発明においては、上述したようなパターン認識装置を改良して、第4図に示したような特徴抽出部 U_i を構成する回路素子のそれぞれにあらかじめ固定した顔形パターンに対する判別能力をもたせることなく、入力情報のパターンに応じてそれぞれの回路素子に学習をさせ、自己組織的に判別能力をもたせるようにする。したがって、本発明によれば、如何なる顔形パターンについても対応することができるので、パターン認識

装置としての機能を大幅に拡大することができる。

しかし、本発明パターン認識装置における回路素子相互間の可変結合の自己組織化は、以下に述べるようにして達成される。

すなわち、ある一つの学習パターンが呈示されたときに、可変結合すなわち第4図示の可変制御素子、例えば $R_{x1} \sim R_{xn}$ をどのように変更すべきかをつぎのように規定する。

可変結合の決定にあつて、まず、特徴値の特徴抽出部 $U_{0, k1} \sim U_{0, kn}$ のそれぞれから、後述する一定の規準に従つて、1個の素子細胞を「代表」として選定する。その代表の素子細胞に対しては、その素子細胞にその時点で呈示された顔形パターンの特徴を抽出するのに最適な方向にその素子細胞の入力可変結合係数を増大させる。一方、同じ U_i 板上において代表にならなかつた他の素子細胞の入力結合係数は、その素子細胞が含まれる U_i 板から選出された素子細胞の入力結合係数と全く同じ態様に設定する。しかし、ある一つの U_i 板から代表が選出されなかつた場合には、その U_i

板のどの素子細胞の入力結合係数も変化させない
ようにする。かかる入力結合係数設定の形態を定
量的に述べるとつぎのようになる。

いま仮に、ある素子細胞 $u_{0\ell}(\hat{k}_\ell, \hat{n})$ が代表とし
て選出されたとすると、その素子細胞と同じ U_ℓ
板に含まれる他のすべてのS細胞、すなわち、代
表素子細胞と同じ k_ℓ 値 $k_\ell = \hat{k}_\ell$ を有するS細胞に
対する可変結合 $a_\ell(k_{\ell-1}, \nu, \hat{k}_\ell)$ および $b_\ell(\hat{k}_\ell)$ を次
式で示す量だけ増加させる。

$$da_\ell(k_{\ell-1}, \nu, \hat{k}_\ell) = q \cdot C_{\ell-1}(\hat{n}) \cdot u_{0\ell-1}(k_{\ell-1}, \nu) \quad (7)$$

$$db_\ell(\hat{k}_\ell) = (q/2) \cdot v_{0\ell-1}(\hat{n}) \quad (8)$$

ここに、 q は学習の速度を規定する正の定数で
あり、その他の記号は前述した従来の量にかけ
ると同一の記号である。なお、興奮性可変結合
 $a_\ell(k_{\ell-1}, \nu, \hat{k}_\ell)$ の初期値は、小さい正の値に
しておき、例えば、 $|k_{\ell-1} - k_\ell|$ および $|\nu - 1|$ に
関して単調減少になるようにし、第 ℓ 段目の U_ℓ 板
においては、 k_ℓ 毎に異なつた特定の値を有す
る区間を指定し、その区間に属した結合係数の値
が他の部分の値よりも大きくなるようにしておく。

19

においては、つぎのような動作が行なわれる。

すなわち、第 ℓ 図に示すように、いま、 U_ℓ 板
上の素子細胞 x が U_ℓ 板内に対応する領域 U_{0x} か
らの信号を取り入れているとすると、その領域
 U_{0x} は前述した S_x 柱に含まれるわけであるが、
かかる素子細胞 u_{01x} の出力が最大であつてその
素子細胞 u_{01x} が代表になるとすると、代表決定
の判定をした他の回路（図示せず）からの代表決
定パルスが到来する。第 ℓ 図示の回路が第 ℓ 図示
の回路と異なるところは、可変利得制御素子 R_{x1}
 $\sim R_{x\ell}$ により設定した出力が論理積回路 AND を介
して論理積和素子 S_{0x} に供給されていることである。
その論理積回路 AND においては、個々の可変利得
制御素子 $R_{x1} \sim R_{x\ell}$ からの出力と上述した代表決
定パルスとの論理積が形成され、かかる論理積出
力 S_{0x} が可変利得制御素子 $R_{x1} \sim R_{x\ell}$ にそれぞれ
帰還して供給され、入力信号のパターンに応じて
それぞれの利得をセツトする。すなわち、第 ℓ 図
示の構成において、当初は各受容素子 $U_{0x1} \sim U_{0x\ell}$
の出力が互いに等しい値であつたものが、入力情

21

特開昭55-124879(6)

一方、抑制性可変結合 $b_\ell(k_\ell)$ の初期値は 0 にし
ておく。

しかして、 U_ℓ 板中の代表となる素子細胞はつ
ぎのような手順によつて選出する。

すなわち、以下に述べる操作は異なる段階の各
 U_ℓ 板においても同時に行なうので、第 ℓ 図に示
すように、ある一つの U_ℓ 板において、その U_ℓ 板
において、その U_ℓ 板に含まれる特定の領域毎に、
 $k_1 \sim k_n$ までの各 U_ℓ 板を貫通した S 柱ともい
うべきものを設定し、その S 柱内で、その時点に入
来したパターンに対して最大出力をもつて反応し
た素子細胞を 1 個だけ選出し、その素子細胞を代
表の候補とする。このようにして選出した候補が
もしその候補の属する U_ℓ 板内において唯一の候
補である場合には、その素子細胞をその U_ℓ 板の
代表に選定する。しかし、同一 U_ℓ 板内に 2 個以
上の候補が現われた場合には、それらの候補の中
で最大出力を出した素子細胞をその U_ℓ 板の代表
として選定する。

上述のようにして代表に選定された素子細胞に

20

幅によつて特定の素子 u_{0x4} , u_{0x5} , u_{0x6} のみが
構成されて、それらの素子から興奮性出力が得ら
れると、論理積回路 AND においては、それらの素
子 u_{0x4} , u_{0x5} , u_{0x6} からの個々の出力と代表決
定パルスとの各別の論理積が $\cdot 1 \cdot$ となるので、
かかる論理積出力 S_{0x} が可変利得制御素子 R_{x4} ,
 R_{x5} , R_{x6} にそれぞれ各別に供給され、それらの
可変利得制御素子 R_{x4} , R_{x5} , R_{x6} の利得を他の素
子よりも増大させる。

上述したのと同様のことは、上述した素子細胞
 u_{01x} が所属している u_{01} 板全体について行なわ
れ、いずれか特定の k 番号が付されているその
 U_{01} 板上の素子細胞全体が同じようなパターンに
対して興奮性となる。すなわち、第 ℓ 図に黒点で
示したように入力パターンが「横線」であつた場
合には、その横線に対して判別が行なわれるよう
になる。このようにして、同一段階の各特徴抽出
板 $U_{01 \cdot k1} \sim U_{01 \cdot kn}$ がいずれかのパターンをそれ
ぞれ判別する任務を担うようになるのである。

なお、上述したところでは、説明の便宜上、当

22

初はすべての素子細胞からの出力が等値であるとしたが、もし、厳密に等値であるとする、複数の領域から候補が導出されてしまい、代表となすべき素子細胞が理論上決定されなくなる。したがって、本発明装置においては、従来装置における様ではないが、従来と同様に、考え得る限りの類似パターンに従って各特徴抽出板 $U_{s1,k1} \sim U_{s1,kn}$ 毎にそれぞれ一応程度のプリセットを各可変利得制御素子に施しておく。しかして、上述の程度とは、各可変利得制御素子 $R_{x1} \sim R_{xp}$ に相互間の差をあまり極端にはつせず、例えば最大 $0.2V$ とする程度の差として、従来のように、あらかじめ差をつけておくことを実施する。したがって、かかるプリセットの状態に近似したパターンが入来すれば、それらプリセットした可変利得制御素子からは他の素子とは格段に大きい量の出力が得られるようにしておき、さらに、一旦代表が決定されると、上述したようにあらかじめ施しておいた程度のプリセットは解除し、入力情報に従った総合係数が決められるように、それぞれの可変利得

制御素子を設定しておくことになる。

以上の説明から明らかなように、本発明によれば、位置ずれや形の多少の強みには影響されずに、パターン認識装置を教師なし学習方式によつて自己組織化させることができ、したがって、認識すべきパターンの表示のみを単に端返すだけで回路程度の自己組織化が自動的に進行するようにすることができる。さらに、かかる回路装置は、表示された学習パターン相互間の類似性、非類似性に基づいてパターン分類の基準を回路装置自体の内部に形成していくことができる。しかも、その際に回路装置内に自動的に形成される類似性の判断基準が人間の感覚によく一致しているので、回路装置が人間と同様のパターン認識能力を備えるようになる。

また、本発明パターン認識装置は、文字、図形等のパターン認識のみならず、物体認識や聴覚パターンの認識すなわち音声認識等にも広く適用することができる。

23

24

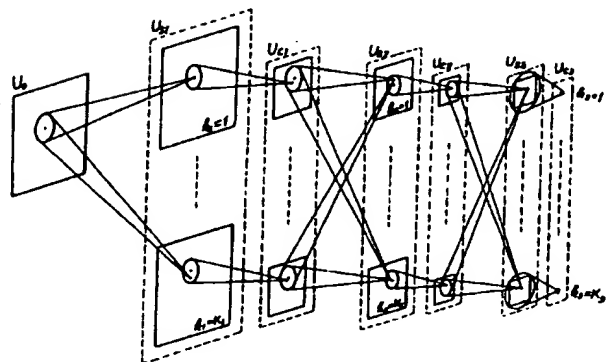
4. 図面の簡単な説明

第1図は本発明が基づく方式によるパターン認識の過程を模式的に示す図、第2図は同じくその認識過程における情報移行の態様の例を模式的に示す図、第3図は同じくその認識過程における情報移行の態様の他の例を模式的に示す図、第4図は同じくその類似パターンの判別の態様の例を模式的に示す図、第5図は同じくその類似パターンの判別の態様の他の例を模式的に示す図、第6図は本発明が基づく方式によるパターン認識装置における認識動作の態様の例を模式的に示す図、第7図は本発明パターン認識装置における類似パターン判別領域の態様の例を模式的に示す図、第8図は同じくその類似パターンの判別の態様の例を模式的に示す図である。

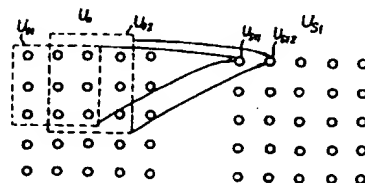
U_0 … 入力元電圧換層、 U_{sn-k1} … 特徴抽出板、 U_{cn-k1} … 特徴値列板、 U_{ox1} … 元電圧換素子、 U_{px1} … 特徴抽出回路素子、 U_{cx1} … 特徴値列回路素子、 Σ … 線形総和素子、AND … 論理積回路。

25

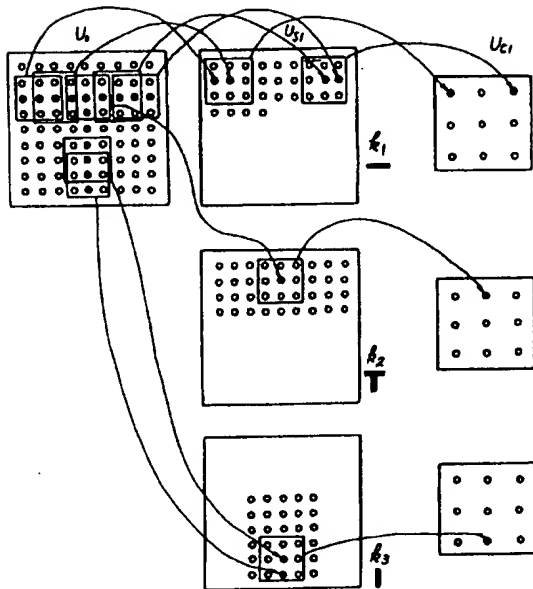
第1図



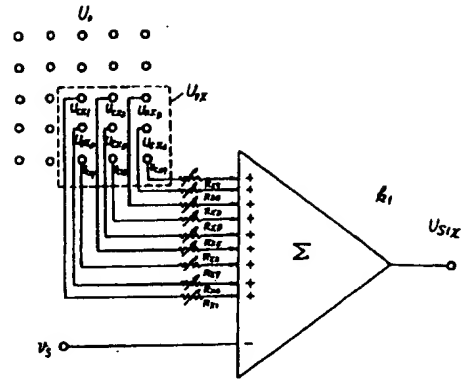
第2図



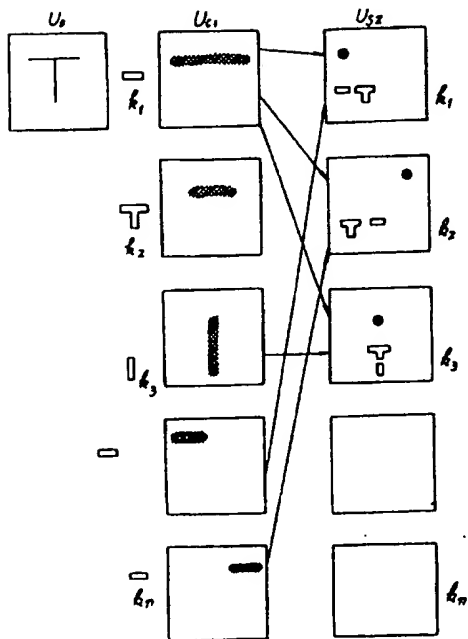
第 3 図



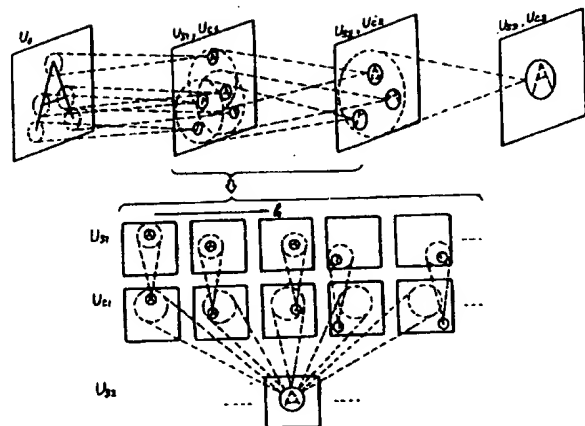
第 4 図



第 5 図

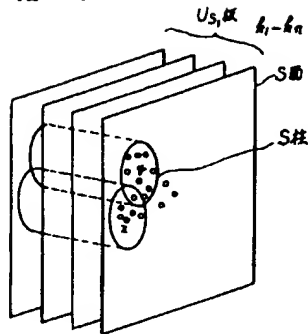


第 6 図

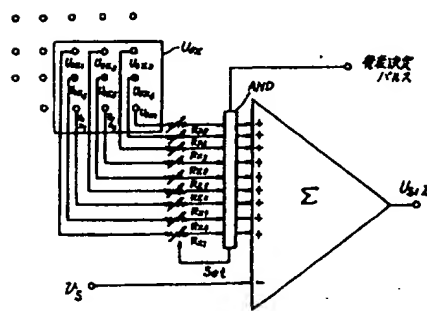


昭和 年 月 日

第7図



第8図



(訂正) 明 細 書

1. 発明の名称 パターン認識装置

2. 特許請求の範囲

1. 入力情報を複数個の特設抽出板に並列に供給して前記入力情報に含まれるパターンの形状の認識および位置を判別するにあたり、前記複数個の特設抽出板のそれぞれの出力からそれぞれの前記特設抽出板における最大出力を送出する素子をそれぞれ検出し、それらの素子がそれぞれ送出する前記最大出力が異なるパターンに於いてそれらの素子がそれぞれ異なる前記特設抽出板の判別機能それぞれ設定するように構成したことを特徴とするパターン認識装置。

3. 発明の効果を説明

本発明は、入力情報が異なるパターンを認識するパターン認識装置、特に、形状の歪みや位置のずれに影響されずに正しくパターンを認識し得るパターン認識装置に関するものである。

従来、この種パターン認識装置を製作する場合

特許庁長官 補 正 書 二 殿

1. 事件の表示

昭和 年 特 許 願 第 33038 号

2. 発明の名称

パターン認識装置

3. 補正をする者

事件との関係 特許出願人

(488) 日本放送協会

4. 代理人 〒100 東京都千代田区四丁口2番4号
霞山ビルディング7階
電話(581)2241番(代表)(5925) 弁理士 杉村 暁 秀 理 持
外 1 名 印

5.

6. 補正の対象 明細書全文、図面A.5.12

7. 補正の内容 (別紙の通り)

図面中、第7-9図を別紙の通り訂正する。

には、個々の回路素子を結合する回路装置内の結合係数の値はすべて設計段階においてあらかじめ設定しておくのを通例としていた。認識すべき入力パターンの集合が確定している場合にはかかる設定の誤差で差支えないが、パターン認識の目的によつては、結合係数の値を製作の段階では固定せずに可変にしておき、認識すべき入力パターンの集合の性質に順応して自動的に変化していく能力をもたせることが必要になる。すなわち、回路装置内の結合係数を「自己組織化」させることが必要になる。

しかして、パターン認識装置を自己組織的に構成するようにする提案は従来から多く試みられているが、従来提案された認識装置はいずれもその自己組織化の能力が低く、パターン認識装置として実用し得るものはほとんど得られなかつた。

また、回路装置を自己組織化させる場合に、従来の認識装置においては、「教師あり学習」の方式を適用していた。しかして、教師あり学習とは、あらかじめ回路装置の設定段階すなわち学習段階

において、基準となるパターンが回路装置に显示される度に、そのパターンが何であるかという答をパターンの显示と同時に「教師」すなわち基準信号から教えて貰いながら回路装置が自己組織化を進めていく設定方式をいう。

本発明の目的は、従来の教師あり学習の設定方式を排して、いわば「教師なし学習」による設定方式により自己組織化を進め、学習段階すなわち設定段階において、学習すべきすなわち基準とすべきパターンの显示を単に繰返すだけで回路装置の自己組織化が進行していくようにしたパターン認識装置を提供することにある。

すなわち、本発明パターン認識装置は、显示されたパターン相互間の類似性、非類似性に基づいてパターン分類の基準を回路装置自体の内部に設定していくようにしたものであり、入力情報を複数個の特数抽出板に並列に供給して前記入力情報に含まれるパターンの類形の種類および位置を判別するにあたり、前記複数個の特数抽出板のそれぞれの出力からそれぞれの前記特数抽出板におけ

る最大出力を送出する素子をそれぞれ検出し、それらの素子がそれぞれ送出する前記最大出力が異なるパターンに類形に応じてそれらの素子がそれぞれ異なる前記特数抽出板の判別機能をそれぞれ設定するように構成したことを特徴とするものである。

以下に図面を参照して実施例につき本発明を詳細に説明するが、まず、パターン認識の方式について略述する。

本発明が提供とする方式のパターン認識を行なう回路装置の全体構成の概要を模式的に第1図に示す。第1図のパターン認識装置は、入力光電変換層 U_0 とそれに結合した特数抽出板 $U_{0i}(i=1\sim L)$ および特数整列板 $U_{0i}(i=1\sim L)$ の組合わせからなっている。ここで、入力光電変換層 U_0 は、 M 次元の基盤目状に光電変換素子を配列して構成したものであり、第1次特数抽出板 U_{01} 、すなわち、 U_{01} 板は、入力光電変換層 U_0 と同一個数の回路素子からなっており、その個々の回路素子としては、例えば本発明者により特開昭31-35233号公

報に開示したシャント型抑制制入力をも有する回路素子を用いる。この第1次特数抽出板 U_{01} における1個の回路素子は、光電変換層 U_0 の特定の領域における複数個の光電変換素子に結合しており、それぞれの回路素子が結合する光電変換層 U_0 上の対応する領域は、光電変換素子群が1素子ずつずれたが、順次に互いに重畳しており、しかも光電変換素子の組合わせがすべての領域毎に異なるようになっている。かかる結合の取組を第2図に模式的に示す。

第2図に示す結合の取組において、例えば U_0 層の領域 U_{01} に含まれた光電変換素子の出力は、 U_{01} 板の回路素子 U_{011} に入来し、 U_{02} 領域からの出力は回路素子 U_{012} に入来し、以下同様に入来するようになっていく。かかる取組で U_{01} 板上のすべての回路素子は U_0 層上で互いに重畳しながらそれぞれ異なるすべての領域にそれぞれ対応して結合されている。

本発明が提供とする方式のパターン認識装置には、上述の第1次特数抽出板 U_{01} が K_1 枚設けて

あり、それらの特数抽出板 U_{01} はすべて上述した取組で光電変換層 U_0 の個々の光電変換素子に並列に接続されている。それら K_1 枚の特数抽出板にはそれぞれ $K_1(K_1=1\sim K_1)$ なる記号を付して説明する。しかし、それら $U_{01(1)}\sim U_{01(K_1)}$ 板はそれぞれ互いに異なるパターンの類形を判別する。すなわち、例えば文字を構成するいくつかのパターンを類形的に分類し、それらの類形をそれぞれ $U_{01(1)}\sim U_{01(K_1)}$ 層にそれぞれ対応させて割当て、 $U_{01(1)}\sim U_{01(K_1)}$ 層にはそれぞれ割当てられた類形であるか否かを判別し得る能力をもたせておく。

例えば、第3図に示すように、 $U_{01(1)}$ 層では横一文字を判別し、 $U_{01(2)}$ 層は丁型を判別し、また、 $U_{01(3)}$ 層は縦一文字を判別する、というように、 $U_{01(K_1)}$ 層までに、多様な図形に対応し得るようにそれぞれ特定のパターンに対応した図形を判別し得る能力をもたせておく。なお、第3図には簡単のために特数抽出板の枚数を減らしてあるが、実際には、その枚数を増加させるほど、種々異なる位置における種々異なるパターンに対応し得

るように構成することができる。

上述したパターン判別回路は、つぎのような構成によつて付与する。すなわち、前述したように、 U_{01} 板上の個々の回路素子は、特開昭35- 124879 号公報記載のように構成するが、上述したパターンに応じた各種形状の設定を如何にして行なうかを説明するために、その構成を簡略化して第7図に示す。

第7図に示した構成において、いま、 U_0 層の特定の領域Xからの情報を取り出す U_{01} 層の回路素子を U_{011} とすると、 U_0 層の領域X中の光電変換素子 $U_{0x1} \sim U_{0x9}$ の出力は形状識別素子より正の入力として加えられる。それと同時に、 U_0 層全体の素子からの出力の平均値からなる抑制入力 V_0 が負の入力として加えられる。

いま、 U_{01} 板上の上述した回路素子 U_{01x} が K_1 枚ある U_{01} 板のうち、例えば模様を判別する機能を有する $U_{01(1)}$ に属するものとすれば、光電変換素子 $U_{0x1}, U_{0x2}, U_{0x3}$ の出力を取り出す回路にそれぞれ設けた利得調整素子 R_{x1}, R_{x2}, R_{x3} の

7

板のどの回路素子から出力が取出されたかによつて判別する。かかる U_{01} 層の出力は、ついで、各 $U_{01(K_1)}$ に対応して設けた第1次特徴量列板 U_{01} すなわち、 U_{01} 板に供給する。この U_{01} 板は U_{01} 板より回路素子の個数が少なく、しかも、 U_{01} 板上の特定の領域部に U_{01} 板の特定の回路素子に対応するようになっている。したがつて、第7図に示したように、 U_{01} 板上では、 U_{01} 板上で出力を取出した回路素子が存在する領域に対応する回路素子から出力が取出されるようになっている。すなわち、その場合に、 U_0 層に入射した光線が分割されて、 U_{01} 板においてその光線に含まれる形状パターンがそれぞれ判別され、しかも、その形状パターンがそれぞれ存在する位置が判別され、 U_{01} 板においてその位置が正規化されることになる。

第7図に示した構成例においては、第1次特徴量抽出板 U_{01} と第1次特徴量列板 U_{01} とにより「T」なる文字が認識されているが、実際には、多数の回路素子を用いて多様なパターンを認識しなけれ

ばならないのであるから、第7図に示したように、特徴抽出板と特徴量列板との上述した組合わせを、第2次、第3次、第4次までの複数段にわたつて直列に配置し、L段にわたつてL回の特徴抽出および特徴量列を行なう必要がある。

上述したような形状パターンの設定は、 U_0 層の各素子にそれぞれ接続してある U_{01} 層の各回路素子、すなわち、 $U_{01(1)}$ 板から $U_{01(K_1)}$ 板まで、それぞれ並列に接続してある各回路素子のすべてに対して行なわれており、しかも、それぞれに設定した形状パターンは $U_{01(1)}$ 板 $\sim U_{01(K_1)}$ 板のそれぞれで異なっている。さらに、同じ U_{01} 板、すなわち、特定の $U_{01(K_1)}$ 板の回路素子は、すべて、同じ形状パターンを判別し得るようになっている。例えば、 $U_{01(1)}$ 板上の各回路素子は、 U_0 層上の特定の位置に模様のパターンがあつたときに判別することができ、このような回路素子が $U_{01(1)}$ 板上に多数並んでいるので、 U_0 層上のその模様パターンのあつた領域に対応した回路素子から出力を取出す。

上述のようにして U_0 層上のパターンの形状とその形状パターンが存在する位置とが、どの $U_{01(K_1)}$

8

ばならないのであるから、第7図に示したように、特徴抽出板と特徴量列板との上述した組合わせを、第2次、第3次、第4次までの複数段にわたつて直列に配置し、L段にわたつてL回の特徴抽出および特徴量列を行なう必要がある。

例えば、 U_{01} 板から第2次特徴抽出板 U_{02} への情報の移行は、例えば第8図に示すようにして行なう。第8図に示す情報移行の例においては、 U_{02} 板上の回路素子の個数は U_{01} 板上の回路素子の個数に等しく、それら U_{01} 板と U_{02} 板との相互間の結合関係は、光電変換層 U_0 と U_{01} 板との相互間の結合関係と同様にする。ただし、 U_0 層は単に1枚であつたのに対し、 U_{01} 板は $U_{01(1)} \sim U_{01(K_1)}$ の K_1 枚からなつており、 U_{02} 板は $U_{02(1)} \sim U_{02(K_2)}$ の K_2 枚からなつていたので、かかる個数枚同士の $U_{01(K_1)}$ と $U_{02(K_2)}$ との相互結合関係は互いに交叉しながら、相手方のすべてに並列に接続されることになる。

しかして、 K_2 枚の第2次特徴抽出板 $U_{02(1)} \sim U_{02(K_2)}$ は、 $U_{01(K_1)}$ 板におけると同様に、それ

10

それぞれ異なるパターンの形状をそれぞれ分担して弁別するように構成するが、その場合にそれぞれ分担する形状パターンは、 $U_{01}(k_1)$ 板におけるとは異なり、 $U_{01}(k_1)$ 板に設定した各種の形状パターンの組合わせからなっている。例えば、 $U_{02}(1)$ 板においては、図示のとおり、左側の横線と右側の「」字との組合わせを弁別し、 $U_{02}(2)$ 板においては左側の「」字と右側の横線との組合わせを弁別するものとする、則ち図に示すように、各 U_{02} 板上には、かかる組合わせ形状パターンの存在の有無と、その存在位置とが表示される。 U_{02} 板と U_{03} 板との相互関係は、 U_{01} 板と U_{02} 板との相互関係と同様に構成しており、さらに、位置の正規化と形状パターンの判別とが一層細密に行なわれる。

上述のようにして例えば文字「△」のパターンを認識するにあつては各種抽出板および特徴量列板における認識動作を第4図に模式的に示して説明する。

第4図には、第2次特徴量列板 U_{03} の出力によ

//

置してあるので、 n_y 行の n_x 番目の光受容細胞の出力を $U_{01}(n)$ として表わすことにする。なお、記号 n は、その細胞の位置を表わす2次元座標であり、 $n = (n_x, n_y)$ である。

第1段目の基本回路に含まれる U_{01} 板の出力を $u_{01}(k_1, n)$ とし、 U_{02} 板の出力を $u_{02}(k_2, n)$ とするが、ここに、 n は、上述したように、 U_{01} 板上におけるそれらの細胞の受容野の中心の位置を表わす2次元座標である。しかして、前述したように、入力光電変換層 U_0 においては、 n_x, n_y の無数値に対応する位置のすべてに細胞が存在するが、段数 k が増すにつれて細胞の密度が低くなり、必ずしもすべての逐次座標の位置に細胞が存在するわけではない。また、段数 k はその細胞の受容野に対する最適刺激の種別、すなわち、その細胞が抽出する特徴の種別を指定するパラメータであり、無数値をとる。前述した U_{01} 板あるいは U_{02} 板は、それぞれ同一係数 k の8細胞すなわち8回路素子、あるいは、0細胞すなわち0回路素子の集合からなっている。しかして、8細胞

//

つて最終的に文字「△」のパターンが認識される場合の認識過程の例を示してある。

一般には、前述したような手順の認識動作を複数回繰返してその結果を積み上げていくことにより、特徴抽出板 U_0 および特徴量列板 U_0 上の回路素子の個数は順次の各段階毎に急速に減少していき、最終的な L 段目の特徴量列板 U_{0L} においては、その板上の回路素子は1個となり、その替わりに $1 \sim K_L$ 種類の各種形状パターンの弁別をそれぞれ分担する特徴量列板の枚数は、パターン認識の対象とする文字等の個数と同等に増大し、各特徴量列板 $U_{0L}(K_L)$ のそれぞれが対象とするすべての文字等にそれぞれ対応することになる。すなわち、その場合には、各特徴量列板 $U_{0L}(1) \sim U_{0L}(K_L)$ がそれぞれ分担する形状パターンは、文字等のパターンそのものとなるわけである。

かかる構成のパターン認識装置の動作を一般的に説明すると、つぎのとおりである。

入力光電変換層 U_0 において光受容細胞に相当する光電変換素子は、2次元の蒸着目状に行列配

//

および0細胞は、興奮性細胞、すなわち、刺激入力があつたときに相手の細胞に信号を送出する細胞であるが、 U_0 板および U_0 板には、それぞれ、この他に抑制性細胞 $v_{01}(n)$ および $v_{02}(n)$ が存在している。

さて、上述のような記号を用いて各細胞すなわち各回路素子の出力を数式で表わすとつぎのようになる。

8細胞はシャント型抑制側入力を有する特開昭55-12255号公報記載の回路素子であり、その出力は次式で与えられる。

$$u_{01}(k_1, n)$$

$$= r_{k-1} \cdot \left\{ \begin{array}{l} \frac{1 + \sum_{\nu=1}^{K_{k-1}} u_{01}(k_{k-1}, \nu, k_1) \cdot u_{01}(k_{k-1}, n + \nu)}{1 + \sum_{\nu=1}^{K_{k-1}} u_{01}(k_{k-1}, \nu, k_1) \cdot v_{01}(k_{k-1}, n + \nu)} \\ - 1 \end{array} \right\} \quad (1)$$

//

ここに

$$\varphi(x) = \begin{cases} x & x \geq 0 \\ 0 & x < 0 \end{cases} \quad (5)$$

なお、 $a_i(k_{i-1}, \nu, k_i)$ は興奮性結合の強度、 $b_i(n)$ は抑制性結合の強度をそれぞれ表わす。また r_i は抑制性結合の強度を制御する正のパラメータであり、 r_i の値が大きいくほど細胞の反応の選択性は向上する。しかして、実際に用いる r_i の値は、類似パターンを区別する能力と形の歪みを許容する能力との兼ね合いによつて適切な値に設定する。なお、(1)式において $i=1$ の場合には、 $u_{0i-1}(k_{i-1}, n)$ は $u_0(n)$ を表わすものと解釈し、因みに、 $i=0$ の場合の k_i の値 K_0 は1である。

つぎに、抑制性の ν_i 細胞は自乗平均 (r.m.s.) 型入出力特性を有しており、次式のような出力を形成する。

$$v_{0i-1}(n) = \sqrt{\frac{K_{i-1}}{K_{i-1} - 1 + \sum_{\nu} a_i(\nu) \cdot u_{0i-1}(k_i, n + \nu)}} \quad (6)$$

11

$$v_{0i}(n) = \frac{1}{K_i} \sum_{\nu} \frac{K_i}{K_i - 1 + \sum_{\nu} a_i(\nu) \cdot u_{0i}(k_i, n + \nu)} \quad (6)$$

(6)式および(6)式で ν の総和範囲、すなわち、 i 個の細胞が入力を受け取る範囲を指定する D_i は、 S_i と同様に、初段では狭く、後段になるほど広くなるように指定してある。

しかして、前述した(1)式から判るように、興奮性結合 $a_i(k_{i-1}, \nu, k_i)$ の値は、その結合を介して入力を受け取っている S 細胞 $u_{0i}(k_i, n)$ の受容野の位置 n には依存しない。このことは、一般の S 面内にある多数の S 細胞は、いずれも同一空間分布の入力結合を有していることを意味している。したがって、同一 S 面に含まれる S 細胞相互間の相違は、各細胞への入力信号を送出している前段の細胞の位置が異なるという点のみである。

そこで、本発明においては、上述したようなパターン認識装置を改良して、第4図に示したような特徴抽出部 U_i を構成する回路素子のそれぞれにあらかじめ固定した類似パターンに対する判別

12

ここに、 $u_{0i-1}(\nu)$ は興奮性固定シナプス結合の強度を表わす。

なお、(1)式および(6)式において ν の総和範囲、すなわち、 i 個の細胞が入力を受け取る範囲を指定する S_i は、初段 $i=1$ では小さく、後段になるほど、すなわち、 i が大きくなるほど大きくなり、最終段では入力光電変換部 u_0 の全面を覆う大きさにする。

つぎに、 0 細胞も S 細胞と同様にシヤント型入出力特性を有する回路素子であるが、その出力は、飽和特性を示す。かかる 0 細胞の出力を数式で表わすと次式のようになる。

$$u_{0i}(k_i, n) = \phi \left\{ \frac{1 + \sum_{\nu} a_i(\nu) \cdot u_{0i}(k_i, n + \nu)}{\nu \cdot D_i} \right\} \quad (6)$$

ここに

$$\phi(x) = \varphi\left(\frac{x}{1+x}\right) \quad (6)$$

また、抑制性細胞 ν_i は、単に入力の算術平均を出力として出す回路素子であり、その出力は次式で与えられる。

16

能力をもたせることなく、入力情報のパターンに応じてそれぞれの回路素子に学習をさせ、自己組織的に判別能力をもたせるようにする。したがって、本発明によれば、如何なる類似パターンについても対応することができるので、パターン認識装置としての機能を大幅に拡大することができる。

しかして、本発明パターン認識装置における回路素子相互間の可変結合の自己組織化は、以下に述べるようにして達成される。

すなわち、ある一つの学習パターンが表示されたときに、可変結合すなわち第4図示の可変制御素子、例えば $R_{x1} \sim R_{x0}$ および R_y をどのように変更すべきかをつぎのように規定する。

可変結合の決定にあつて、まず、複数個の特徴抽出部 $U_{0i}(1) \sim U_{0i}(K_i)$ のそれぞれから、後述する一定の規準に従つて、 i 個の素子細胞を「代表」として選定する。その代表の素子細胞に対しては、その素子細胞にその時点で表示された類似パターンの特徴を抽出するのに最適な方向にその素子細胞の入力可変結合係数を増大させる。一方、

11

同じ U_i 版上において代表にならなかった他の素子回路の入力結合係数は、その素子回路が含まれる U_i 版から選出された素子回路の入力結合係数と全く同じ数値に設定する。しかし、ある一つの U_i 版から代表が選出されなかつた場合には、その U_i 版のどの素子回路の入力結合係数も変化させないようにする。かかる入力結合係数設定の態様を定量的に述べるとつぎのようになる。

いま仮に、ある素子回路 $u_{s_i}(x_i, \hat{s})$ が代表として選出されたとすると、その素子回路と同じ U_i 版に含まれる他のすべての S 回路、すなわち、代表素子回路と同じ x_i 値 $x_i - \hat{x}_i$ を有する S 回路に数る可変結合 $v_{s_i}(x_{i-1}, v, x_i)$ および $v_{s_i}(x_i)$ を次式に示す量だけ増加させる。

$$\Delta v_{s_i}(x_{i-1}, v, x_i) = q \cdot 0.5 - 1(\alpha) \cdot v_{s_i-1}(x_i, \hat{s} + v) \quad (7)$$

$$\Delta v_{s_i}(x_i) = (q/2) \cdot v_{s_i-1}(\hat{s}) \quad (8)$$

ここに、 q は学習の速度を規定する正の定数であり、その他の記号は前述した従来装置における同一の記号である。なお、興奮性可変結合 $v_{s_i}(x_{i-1}, v, x_i)$ の初期値は、小さい正の値にして

19

版の代表に選定する。しかし、同一 U_i 版内に J 個以上の候補が現われた場合には、それらの候補の中で最大出力を出した素子回路をその U_i 版の代表として選定する。

上述のようにして代表に選定された素子回路においては、つぎのような動作が行なわれる。

すなわち、第 8 図に示すように、いま、 U_i 版上の素子回路 x が U_i 版内に対応する領域 U_{0x} からの信号を取り入れているとすると、その領域 U_{0x} は前述した S_x 柱に含まれるわけであるが、かかる素子回路 $u_{s_{1x}}$ の出力が最大であつてその素子回路 $u_{s_{1x}}$ が代表になるとすると、代表決定の判定をした他の回路（図示せず）からの代表決定パルスが到来する。第 8 図示の回路が第 9 図示の回路と異なるところは、可変利得制御素子 $R_{x1} \sim R_{x9}$ により設定した出力が乗算回路 AND を介して激励和素子 u に供給されていることである。その乗算回路 AND においては、個々の可変利得制御素子 $R_{x1} \sim R_{x9}$ からの出力と上述した代表決定パルスとの値が形成され、かかる乗算出力 S_{0x} が

20

おき、例えば、 $|x_{i-1} - x_i|$ および $|v|$ に関して単調減少になるようにし、第 7 図目の U_i 版においては、 x_i 値に異なつた特定の値を有する直線を描き、その直線に沿つた結合係数の値が他の部分の値よりも大きくするようにしておく。一方、抑制性可変結合 $v_{s_i}(x_i)$ の初期値は 0 にしておく。

しかし、 U_i 版中の代表となる素子回路はつぎのような手順によつて選出する。

すなわち、以下に述べる操作は異なる段階の各 U_i 版においても同時に行なうので、第 7 図に示すように、ある一つの U_i 版において、その U_i 版において、その U_i 版に含まれる特定の領域毎に、 $x_i - 1 \sim x_i$ までの各 U_i 版を重畳した S 柱ともいふべきものを設定し、その S 柱内で、その時点に入来したパターンに対して最大出力をもつて反応した素子回路を 1 個だけ選出し、その素子回路を代表の候補とする。このようにして選出した候補がもしその候補の属する U_i 版内において唯一の候補である場合には、その素子回路をその U_i 。

21

可変利得制御素子 $R_{x1} \sim R_{x9}$ にそれぞれ増減して供給され、入力信号のパターンに応じてそれぞれの利得をセットする。すなわち、第 8 図示の構成において、当初は各受容素子 $u_{0x1} \sim u_{0x9}$ の出力が互いに等しい値であつたものが、入力情報によつて特定の素子 u_{0x4} 、 u_{0x5} 、 u_{0x6} のみが刺激されて、それらの素子から興奮性出力 u が得られると、乗算回路 AND においては、それらの素子 u_{0x4} 、 u_{0x5} 、 u_{0x6} からの個々の出力と代表決定パルスとの各別の値が "1" となるので、かかる論理積出力 S_{0x} が可変利得制御素子 R_{x4} 、 R_{x5} 、 R_{x6} にそれぞれ各別に供給され、それらの可変利得制御素子 R_{x4} 、 R_{x5} 、 R_{x6} の利得を他の素子よりも増大させる。

上述したのと同様のことは、上述した素子回路 $u_{s_{1x}}$ が所属している u_{s_1} 版全体について行なわれ、いずれか特定の x 番号が付されているその U_{s_1} 版上の素子回路全体が同じようなパターンに対して興奮性となる。すなわち、第 8 図に黒点で示したように入力パターンが「樹木」であつた場

22

合には、その候補に対して判別が行なわれるようになる。このようにして、同一段階の各特徴抽出板 $U_{01}(1) \sim U_{01}(K_1)$ がいずれかのパターンをそれぞれ判別する任務を担うようになるのである。

なお、上述したところでは、説明の便宜上、当初はすべての素子回路からの出力が等値であるとしたが、もし、厳密に等値であるとする、誤差の領域から誤差が漏出されてしまい、代表となるべき素子回路が数論上決定されなくなる。したがって、本発明装置においては、従来装置における図ではないが、従来と同様に、考え得る限りの個形パターンに従って各特徴抽出板 $U_{01}(1) \sim U_{01}(K_1)$ 毎にそれぞれ一応程度のプリセットを各可変利得制御素子に施しておく。しかして、上述の程度とは、各可変利得制御素子 $R_{x1} \sim R_{x9}$ に相互間の差をあまり強調にはつせず、例えば最大0.5Vとする程度の微差として、従来のように、あらかじめ差をつけておくことを意味する。したがって、かかるプリセットの状態に近似したパターンが入来すれば、それらプリセットした可変利得制御素子

27



また、本発明パターン認識装置は、文字、図形等のパターン認識のみならず、物体認識や聴覚パターンの認識すなわち音声認識等にも広く適用することができる。

●図面の簡単な説明

第1図は本発明が基づく方式によるパターン認識の過程を模式的に示すフロー図、第2図は同じくその認識過程における情報移行の態様の例を模式的に示すフロー図、第3図は同じくその認識過程における情報移行の態様の他の例を模式的に示すフロー図、第4図は同じくその個形パターンの判別の態様の例を模式的に示すフロー図、第5図は同じくその個形パターンの判別の態様の他の例を模式的に示すフロー図、第6図は本発明が基づく方式によるパターン認識装置における認識動作の態様の例を模式的に示すフロー図、第7図は本発明パターン認識装置における個形パターン判別領域の態様の例を模式的に示すフロー図、第8図は同じくその個形パターンの判別の態様の例を模式的に示すフロー図である。

U_0 … 入力光電変換層、 $U_{0n}(K_1)$ … 特徴抽出

28



からは他の素子とは格段に大きい値の出力が得られるようにしておき、さらに、一旦代表が決定されると、上述したようにあらかじめ施しておいた程度のプリセットは解消し、入力情報に従った結合係数が決められるように、それぞれの可変利得制御素子を設定しておくことになる。

以上の説明から明らかなように、本発明によれば、位置ずれや形の多小の歪みには影響されず、パターン認識装置を教師なし学習方式によつて自己組織化させることができ、したがって、認識すべきパターンの表示のみを単に繰返すだけで回路装置の自己組織化が自動的に進行するようにすることができる。さらに、かかる回路装置は、表示された学習パターン相互間の類似性、非類似性に基づいてパターン分類の基準を回路装置自体の内部に形成していくことができる。しかも、その際に回路装置内に自動的に形成される類似性の判断基準が人間の感覚によく一致しているので、回路装置が人間と同様のパターン認識能力を備えるようになる。

29



板、 $U_{0n}(K_1)$ … 特徴抽出板、 U_{0x1} … 光電変換素子、 U_{0x1} … 特徴抽出回路素子、 U_{0x1} … 特徴抽出回路素子、 Σ … 個形総和素子、AND … 乗算回路。

特許出願人 日本放送協会

代理人弁護士 杉 村 院 秀

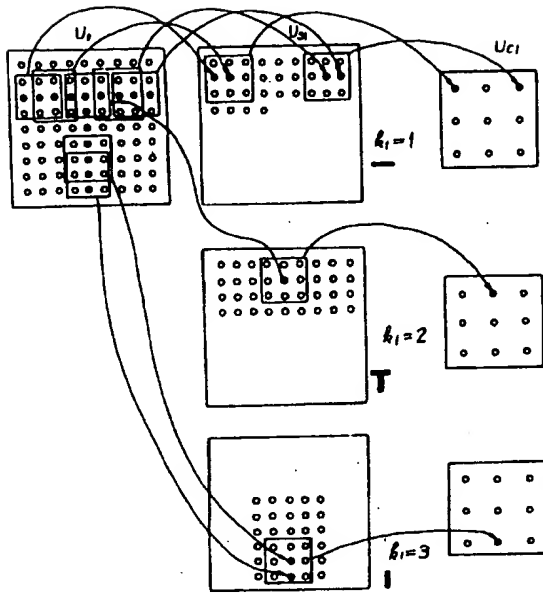
向 弁護士 杉 村 興 作

30



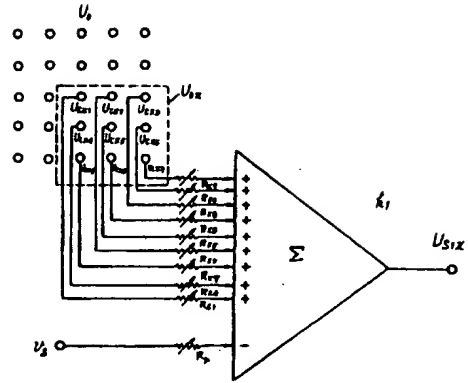
第 3 図

(訂正図)



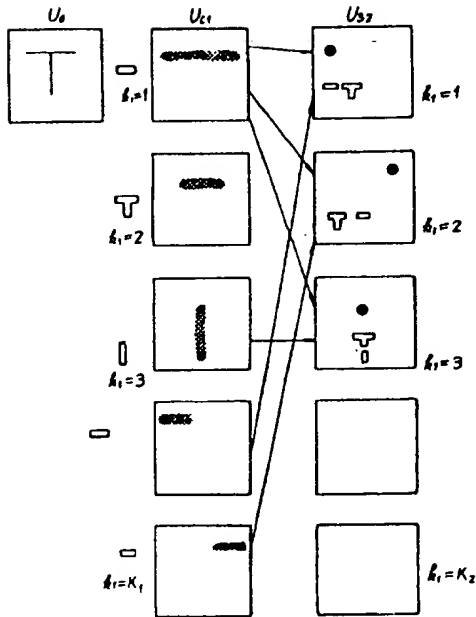
第 4 図

(訂正図)



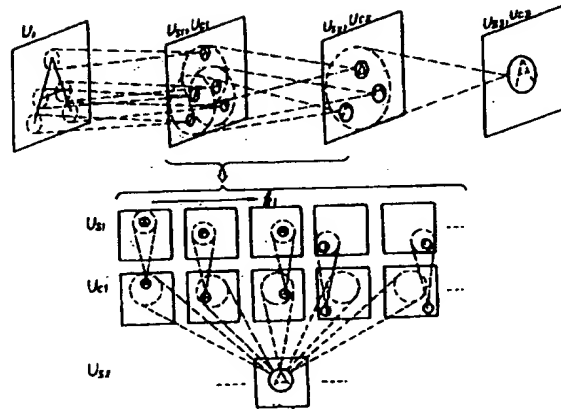
第 5 図

(訂正図)



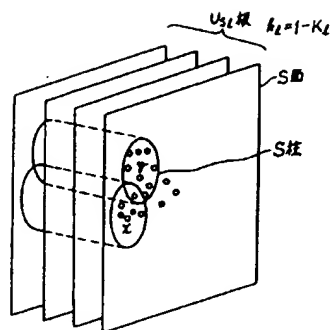
第 6 図

(訂正図)

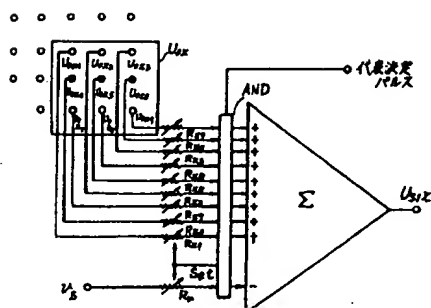


第 7 図

(訂正図)



第 8 図



THIS PAGE BLANK (USPTO)

**This Page is Inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record**

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- ☒ **BLACK BORDERS**
- ☐ **IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- ☐ **FADED TEXT OR DRAWING**
- ☒ **BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- ☐ **SKEWED/SLANTED IMAGES**
- ☒ **COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- ☐ **GRAY SCALE DOCUMENTS**
- ☐ **LINES OR MARKS ON ORIGINAL DOCUMENT**
- ☐ **REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- ☐ **OTHER: _____**

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.

THIS PAGE BLANK (USPTO)